

Программа основного курса «ПЛК Regul RX00. Основные средства разработки прикладного программного обеспечения для ПЛК.»

1. Контроллеры семейства REGUL RX00.
2. Функциональные характеристики, настройка и программирование в среде AstralIDE

День 1

10.00 – 13.30	Краткое описание курса, План курса, план работы. Архитектура ПЛК Regul RX00. Технические характеристики, описание.
13.30 – 14.00 Обед	
14.00 – 18.00	Среда разработки AstralIDE. Знакомство с ПЛК Regul RX00 (быстрый старт). Основы программирования Отладка проекта Сброс контроллера

День 2

10.00 – 13.30	Диагностика ПЛК. Аппаратная и программная. РОУ для неявных проверок. Локализация проблем в проекте. Протокол Syslog Протокол Modbus. Протокол МЭК-104.
13.30 – 14.00 Обед	
14.00 – 18.00	Сетевые переменные Протокол OPC DA. Протокол OPC UA.

День 3

10.00 – 13.30	Протокол HART. Дата и время. Работа с файлом, запись, чтение из файла. Информационная безопасность. Настройка прав доступа к проекту и ПЛК
13.30 – 14.00 Обед	
14.00 – 18.00	Пример работы со встроенной базой данных.

День 4

10.00 – 13.30	Настройка полного резервирования ПЛК. Демонстрация безударного перехода на резервный ПЛК
13.30 – 14.00 Обед	
14.00 – 18.00	Настройка частичного резервирования ПЛК. Демонстрация безударного перехода на резервный ПЛК

День 5

10.00 – 13.30	Встроенная визуализация.
13.30 – 14.00 Обед	
14.00 – 18.00	Тестирование